

Stagii RTR 2010

Directia Inginerie Electrica si Sisteme Electronice

Nr	Profil stagieri	Denumire stagi	Subiecte de stagi
1	Electronica	Procesul de validare al calculatorului BCM	<p>1. Validare automata: Descriere: pe echipamentul de lucru se executa in regim automat secvente de test, structurate pe functii ale calculatorului BCM. Pt a putea face acest lucru trebuie in prealabil cunoscut echipamentul de lucru, metodele, pasii si rezultatele pe care le furnizam.</p> <p>2. Analiza rezultatelor si sintetizare acestora. Descriere : in aceasta etapa, intocmim rapoarte si confirmam rezultatele obtinute ; poate fi deasemenea numita « Validare manuala », deoarece presupune verificarea unitara a rezultatelor negative.</p> <p>3. Redactarea secventelor de validare Descriere : Secventele de test se codeaza, structurat, pe funtii ale calculatorului, si sunt folosite pt « Validarea automata ». In aceasta faza, se face programare in TestStand(National Instruments), fiind componenta cea mai complexa a activitatii noastre. Pentru realizarea acestei activitati, sunt necesare atat cunostinte de programare cat si studierea calculatorului BCM, la nivel amanuntit de functionare. Aceasta activitate nu implica in mod concret activitati de dezvoltare al calculatorului ca si componenta Hardware. Este vorba strict de validarea funtionarii acestuia(Implementarea corecta a caietului de sarcini de catre furnizorul calculatorului) si pregatirea materialelor de testare/validare.</p>
1	Electronica	Validarea pe Platforma de Integrare Electronica (PIE)	<p>Principalele teme abordate:</p> <ol style="list-style-type: none"> 1. Receptionarea unei noi componente electrice/electronice. 2. Studiul modificarilor noii componente in raport cu versiunea anterioara. 3. Alegerea fiselor de test ce trebuie trecute pentru a valida buna functionare a componentei. 4. Realizarea practica a testelor pe PIE sub indrumarea pilotului. 5. Realizarea de fise de test complementare si argumentarea necesitatii acestora. 6. Realizarea unor secvente de test si programe dedicate pentru verificarea detaliata a anumitor functii ale componentei testate. 7. Aplicatii simple de arhitectura EE in domeniul automobilului (in functie de timpul disponibil). <p>OBSERVATIE: Pe parcursul stagiului exista posibilitatea validarii mai multor componente sau functii specifice.</p>